

## CURRICULUM VITAE



**Dl. Lucian N. VINȚAN** este profesor universitar (din anul 2000) și primul conducător de doctorate în domeniul „Calculatoare și tehnologia informației” (2001) la Universitatea „Lucian Blaga” din Sibiu, unde conduce „Centrul de cercetare pentru arhitecturi avansate de procesare a informației” – v. <http://acaps.ulbsibiu.ro/>. A obținut titlul de inginer diplomat și un doctorat, ambele de la Universitatea "Politehnica" din Timișoara, în domeniul științei și ingineriei sistemelor de calcul.

Profesorul Lucian N. VINȚAN este expert în arhitectura sistemelor de calcul, optimizare multi-obiectiv și metode de *text-mining*. El a publicat peste **150 de articole științifice**, inclusiv în reviste (*ISI Thomson Reuters Web of Science (TR WoS)*) prestigioase (spre ex. *IEEE Transactions on Computer-Aided Design of Integrated Circuits and Systems, Concurrency and Computation: Practice and Experience, Journal of Systems Architecture, IET Computers & Digital Techniques, Microprocessors and Microsystems* etc.) precum și în conferințe internaționale de referință (*IEEE, ACM*), din România, SUA, Marea Britanie, Italia, Germania, Spania, China etc. **Peste 40 dintre acestea sunt indexate/cotate (ISI) Thomson Reuters WoS.** Lucrările sale au înregistrat până în prezent (2016) circa **650 de citări internaționale independente**, prin intermediul a peste 450 de publicații de certă valoare științifică (spre ex. în revista *IEEE Transactions on Computers*). Are un indice **Hirsch H-index=15** (v. <http://scholar.google.com/citations?user=9NiMZo4AAAAJ&hl=ro>, în anul 2016). Dintre articolele sale științifice considerate deosebit de relevante se amintesc, în mod selectiv, următoarele:

- STEVEN G., VINȚAN L. – *Modelling Superscalar Pipelines with Finite State Machines*, "Proceedings of the **22<sup>nd</sup> Euromicro'96 Conference**. Beyond 2000: Hardware/Software Design Strategies", September 1996, Prague, Czech Republic, pp. 20-25, IEEE Computer Society Press, Los Alamitos, California, USA, (indexată ISI Thomson Proceedings)
- VINȚAN L., STEVEN G. B. – *Memory Hierarchy Limitations in Multiple Instruction-Issue Processor Design*, Proceedings of **23-rd Euromicro Conference**. New Frontiers of Information Technology, pp. 252-257, IEEE Computer Society Press, Los Alamitos, California, USA, ISBN 0-8186-8215-9, 1997 (indexată ISI Thomson Proceedings)
- VINȚAN L. – *Towards a High Performance Neural Branch Predictor*, Proceedings of The International Joint Conference on Neural Networks - IJCNN '99, pp. 868 – 873, vol. 2, Washington DC, USA, 10-16 July, 1999 (**60 citări până în anul 2016**); **Acest articol a introdus în premieră mondială ideea de predictor neuronal de branch-uri implementat într-un procesor RISC pipeline superscalar** (v. <http://webspace.ulbsibiu.ro/lucian.vintan/html/#6>). Ideea predicției neuronale a fost ulterior implementată în microprocesoarele comerciale *Oracle SPARC T4-4* (2011) – v.

<http://www.oracle.com/us/products/servers-storage/servers/sparc-enterprise/t-series/sparc-t4-4-faq-496527.pdf>, *AMD Bobcat/Jaguar* (2014) – v. <http://www.realworldtech.com/jaguar/2/>, *Samsung Exynos M1 Processor (quadcore, ISA ARM v8.0, 64/32 bits, 2016)* – v. <https://translate.google.ro/translate?hl=ro&sl=ru&tl=en&u=https%3A%2F%2Fgeektimes.ru%2Fpost%2F279738%2F> (citare L. Vințan), <http://www.microsofttranslator.com/bv.aspx?from=&to=en&a=http%3A%2F%2Fpc.watch.impress.co.jp%2Fdocs%2Fcolumn%2Fkaigai%2F1036983.html>, *AMD Ryzen (8 cores, 16-thread chip, 2017)* – v. <http://www.amd.com/en-us/press-releases/Pages/amd-takes-computing-2016dec13.aspx> etc. A se vedea și nota de la [https://www.linkedin.com/pulse/neural-branch-prediction-lucian-vintan?trk=pulse\\_spock-articles](https://www.linkedin.com/pulse/neural-branch-prediction-lucian-vintan?trk=pulse_spock-articles)

- VINȚAN L., EGAN C. – *Extending Correlation in Branch Prediction Schemes*, Proceedings of The 25<sup>th</sup> **Euromicro International Conference, Milano, Italy**, 8-10 September, IEEE Computer Society Press, ISBN 0-7695-0321-7, 1999 (**indexată ISI Thomson Proceedings**)
- EGAN C., STEVEN G., QUICK P., ANGUERA R., VINȚAN L. – *Two-Level Branch Prediction using Neural Networks*, **Journal of Systems Architecture**, Vol. 49, Issues 12-15, pg. 557-570, ISSN: 1383-7621, **Elsevier**, December 2003 (**revistă cotate ISI Thomson Reuters Journals**)
- VINȚAN L., GELLERT A., UNGERER T., PETZOLD J. – *Person Movement Prediction Using Neural Networks*, KI 2004 Proceedings Workshop on Modelling and Retrieval of Context, University of Ulm, **Germany**, ISSN 1613-0073, September 20<sup>th</sup> -21<sup>st</sup> 2004 (**60 citări până în anul 2016**)
- VINȚAN L. – *Value Prediction and Speculation into the Next Microprocessors Generation*, **Proceedings of The Romanian Academy**, Series A: Mathematics, Physics, Technical Sciences, Information Science, Volume 5, Number 3, pp. 321-328, ISSN 1454-9069, Bucharest, 2004 (Recomandat de Acad. **Mihai Drăgănescu**; **cotate ISI Thomson Journals**); Acest articol este încadrat în “**zona roșie**” (Q1/TR WoS) cf. UEFISCDI – v. [http://uefiscdi.gov.ro/userfiles/file/PREMIERE\\_ARTICOLE/ARTICOLE%202016/Clasament%20IF%202015.pdf](http://uefiscdi.gov.ro/userfiles/file/PREMIERE_ARTICOLE/ARTICOLE%202016/Clasament%20IF%202015.pdf) (pg. 351/715)
- VINȚAN L., FLOREA A., GELLERT A. – *Focalising Dynamic Value Prediction to CPU's Context*, **IEE Proceedings. Computers & Digital Techniques**, **United Kingdom**, Vol. 152, No. 4, ISSN 1350-2387, July 2005 (**revistă cotate ISI Thomson Reuters Journals**)
- L. VINȚAN, A. GELLERT, A. FLOREA, M. OANCEA, C. EGAN – *Understanding Prediction Limits through Unbiased Branches*, **Lecture Notes in Computer Science**. Advances in Computer Systems Architecture, Vol. 4186, pp. 480-487, ISSN 0302-9743, ISBN-13 978-3-540-40056, **Springer-Verlag Berlin / Heidelberg**, 2006
- VINȚAN L. N., FLOREA A., GELLERT A. – *Random Degrees of Unbiased Branches*, **Proceedings of The Romanian Academy**, Series A: Mathematics, Physics, Technical Sciences, Information Science, Volume 9, Number 3, pp. 259 - 268, ISSN 1454-9069, Bucharest, 2008 (**revistă cotate ISI Thomson Reuters Journals**). Acest articol este încadrat în “**zona roșie**” (Q1/TR WoS) cf. UEFISCDI – v.

[http://uefiscdi.gov.ro/userfiles/file/PREMIERE\\_ARTICOLE/ARTICOLE%202016/Clasament%20IF%202015.pdf](http://uefiscdi.gov.ro/userfiles/file/PREMIERE_ARTICOLE/ARTICOLE%202016/Clasament%20IF%202015.pdf) (pg. 351/715); **articol premiat de CNCISIS în anul 2009.**

- GELLERT A., FLOREA A., VINȚAN L. – *Exploiting Selective Instruction Reuse and Value Prediction in a Superscalar Architecture*, **Journal of Systems Architecture**, ISSN: 1383-7621, Elsevier, Volume 55, Issue 3, March 2009 (revistă cotate ISI Thomson Reuters Journals). **Articol premiat de CNCISIS 2009.**
- GELLERT A., PALERMO G., ZACCARIA V., FLOREA A., VINȚAN L., SILVANO C. – *Energy-Performance Design Space Exploration in SMT Architectures Exploiting Selective Load Value Predictions*, **Design, Automation & Test in Europe International Conference (DATE 2010)**, ISBN 978-3-9810801-6-2, March 8-12, 2010, Dresden, Germany (indexată ISI Thomson Proceedings). **DATE este o conferință de top mondial (locul 2) în domeniul Electronic Design Automation**; indexată în *Excellence in Research for Australia* - ERA Conference.
- R. JAHR, T. UNGERER, H. CALBOREAN, L. VINȚAN – *Automatic Multi-Objective Optimization of Parameters for Hardware and Code Optimizations*, Proceedings of the 2011 **International Conference on High Performance Computing & Simulation (HPCS 2011)**, pp. 308-316, Publisher: IEEE, ISBN 978-1-61284-381-0, Istanbul, Turkey, July 2011 – articol propus pentru premiul *Outstanding Paper Award*, alături de alte 9 articole acceptate. Indexată *Excellence in Research for Australia*. **Conferință de tip A în Computer Science Conference Rank** – v. <http://lipn.univ-paris13.fr/~bennani/CSRank.html>
- Á. GELLÉRT, H. CALBOREAN, L. VINȚAN, A. FLOREA – *Multi-Objective Optimizations for a Superscalar Architecture with Selective Value Prediction*, **IET Computers & Digital Techniques, United Kingdom**, Vol. 6, Iss. 4, ISSN: 1751-8601, 2012 (revistă cotate ISI Thomson Reuters Journals)
- C. RADU, MD. S. MAHBUB, L. VINȚAN – *Developing Domain-Knowledge Evolutionary Algorithms for Network-on-Chip Application Mapping*, **Microprocessors and Microsystems**, Vol. 37, Issue 1, pp. 65-78, ISSN: 0141-9331, Elsevier, February 2013 (revistă cotate ISI Thomson Reuters Journals)
- **Lucian N. VINȚAN** – *Multi-Objective Optimization of Advanced Computing Systems: Some Achievements and Fertile Work Directions*, Romanian Journal of Information Science and Technology (ROMJIST), vol. 17, no. 2 (aprilie – iunie), pp. 121-133, ISSN: 1453-8245, **Romanian Academy**, Bucharest, 2014 (revistă cotate ISI Thomson Reuters Journals)
- Radu CHIȘ, **Lucian VINȚAN** – *Multi-Objective Hardware-Software Co-Optimization for the SNIPER Multi-Core Simulator*, Proceedings of 10<sup>th</sup> International Conference on Intelligent Computer Communication and Processing (ICCP 2014), ISBN 978-1-4799-6568-7, pp. 3-9, **IEEE Computer Society Press**, Cluj-Napoca, September 4 - 6 2014
- JAHR R., CALBOREAN H., VINȚAN L., UNGERER T. – *Finding Near-Perfect Parameters for Hardware and Code Optimizations with Automatic Multi-Objective Design Space Explorations*, **Concurrency and Computation: Practice and Experience**, Vol. 27, Issue 9, ISSN 1532-0626, **John Wiley & Sons**, 2015 (revistă cotate ISI Thomson Reuters Journals). Acest articol a fost încadrat în “**zona galbenă**” (Q2/TR WoS) cf. UEFISCDI – v. [http://uefiscdi.gov.ro/userfiles/file/PREMIERE\\_ARTICOLE/ARTICOLE%202014/Clasame](http://uefiscdi.gov.ro/userfiles/file/PREMIERE_ARTICOLE/ARTICOLE%202014/Clasame)

[nt\\_IF\\_2014.pdf](#) (pg. 89/528). **Articolul a fost premiat de UEFISCDI în noiembrie 2015, în cadrul programului "Premierea rezultatelor cercetării".**

- **VINȚAN L., CHIȘ R., MD. ALI ISMAIL, COȚOFANĂ C. – *Improving Computing Systems Automatic Multi-Objective Optimization through Meta-Optimization*, IEEE Transactions on Computer-Aided Design of Integrated Circuits and Systems, Vol. 35, Issue 7, ISSN: 0278-0070, 2016 (revistă cotate ISI Thomson Reuters Journals). Acest articol a fost încadrat în "zona roșie" (Q1/TR WoS) cf. UEFISCDI – v. [http://uefiscdi.gov.ro/userfiles/file/PREMIERE\\_ARTICOLE/ARTICOLE%202014/IF\\_2013.pdf](http://uefiscdi.gov.ro/userfiles/file/PREMIERE_ARTICOLE/ARTICOLE%202014/IF_2013.pdf) (pg. 70/486). **Articolul a fost premiat de UEFISCDI în octombrie 2016 în cadrul programului "Premierea rezultatelor cercetării".****

A publicat 7 cărți științifice (Editura Academiei Române, Editura Tehnică, Editura Matrix Rom, Editura Universității „Lucian Blaga” din Sibiu), dintre care două au fost redactate în limba engleză, fiind utilizate inclusiv în universități valoroase din străinătate. Dintre acestea se menționează următoarele:

1. **VINȚAN N. LUCIAN – *Arhitecturi de procesoare cu paralelism la nivelul instrucțiunilor*, Editura Academiei Române, București, 2000 (264 pg.), ISBN 973-27-0734-8 (Carte nominalizată la Premiile Academiei Române pentru anul 2000);** “...această carte care abordează conceptele moderne de arhitectură ale microprocesoarelor este oportună și necesară. [...] Ea este prima lucrare scrisă în limba română care îmbină creativ fundamentele arhitecturilor moderne de microprocesor cu evaluările de tip cantitativ obținute prin simulări. [...] Această carte este o cercetare bibliografică la zi privind aspectele actuale ale arhitecturii microprocesoarelor întretesută cu multe completări și contribuții originale, rodul unei munci a autorului în acest domeniu de peste un deceniu.” – **Prof. univ. dr. ing. G. Toacșe, 1999, Prefața cărții**

2. **VINȚAN N. LUCIAN, FLOREA ADRIAN – *Microarhitecturi de procesare a informației*, Editura Tehnică, București, ISBN 973-31-1551-7, 2000 (312 pg.)**

3. **FLOREA ADRIAN, VINȚAN N. LUCIAN – *Simularea și optimizarea arhitecturilor de calcul în aplicații practice*, Editura Matrix Rom, București, ISBN 973-685-605-4, 2003 (443 pg. + CD atasat). **A obținut Premiul “Tudor Tănăsescu” al Academiei Române pe anul 2003 (decernat la 23 decembrie 2005).****

4. **VINȚAN N. LUCIAN – *Prediction Techniques in Advanced Computing Architectures* (în limba engleza), Matrix Rom Publishing House, Bucharest, ISBN 978-973-755-137-5, 2007 (292 pg.)** “Prof. Vințan of University “Lucian Blaga” in Sibiu, Romania, paved the way for neural network predictors by his 1999 paper on the use of neural networks in dynamic branch prediction and is one of the leading scientists in this domain. [...] Prof. Vințan is one of the rare European scientists working in the research field of prediction techniques in computer architecture, but aiming also at „cross-fertilisation between computer architecture and other computer science fields”. [...] It is the most comprehensive book written so far on prediction techniques in computer science. It will be mandatory as introduction as well as reference book for all researchers working on prediction techniques in computer science.” – **Prof. univ. dr. doc. Theo Ungerer, Augsburg University, în Prefața cărții**

5. **VINȚAN N. LUCIAN – *Fundamente ale arhitecturii microprocesoarelor*, Editura Matrix Rom, București, ISBN 978-606-25-0276-8, 2016 (547 pg.), v. <http://www.astr.ro/publicatii/fundamente-ale-arhitecturii-microprocesoarelor>**



A finalizat, în calitate de **director de proiect**, următoarele **granturi de cercetare științifică obținute prin competiții**:

**1. VINȚAN L. (director grant) – Sistem automat de evaluare și optimizare a arhitecturilor paralele de tip ILP**, Grant CNCSU, Tema 4, 391/1998 – **10 milioane lei**

**2. VINȚAN L. (director grant) - Cercetari privind interfata procesor- memorie și predictia ramificatiilor într-o arhitectura de calcul cu paralelism la nivelul instructiunilor** (Raport științific), Grant M.C.T. - 4086/26.11.1998 - **22 mil. lei**

**3. VINȚAN L. (director grant) - Cercetari privind conceptul novator de predictor neural de ramificatii, integrabil în procesoarele paralele**, Grant CNCSIS, cod 489/1999 – **8 mil. lei**

**4. VINȚAN L. (director grant) – Cercetare critica privind predictia ramificatiilor; evaluari cantitative pe baza de simulare**, Grant M.C.T.- 4086/26.11.1998 (**continuare grant poz. 2 pe 1999**) – **35 mil. lei**

**5. VINȚAN L. (director grant) – Investigatii arhitecturale cu privire la modelarea și simularea unor concepte novatoare de procesare, implementabile în microprocesoarele avansate** (Raport științific - Bibl.ULBS), Grant CNCSIS, cod 8/2000 – **25 mil. lei**

**6. VINȚAN L. (director grant) – Abordari integratoare în arhitecturile de procesare cu paralelism la nivel de instructiuni (I)**, Raport științific, Grant ANSTI – 6229 (B18) / 10.11.2000 - **25 mil. lei**

**7. VINȚAN L. (director grant) – Cercetari cu privire la elaborarea unei arhitecturi neconventionale de procesare de mare performanta**, Grant CNCSIS nr.34965, cod 8 / 2001 – **40,05 mil. lei** (propunerea a fost evaluată cu 92.66/100 puncte)

**8. VINȚAN L. (director grant) – Abordari integratoare în arhitecturile de procesare cu paralelism la nivel de instructiuni (II)**, Grant ANSTI 6229, **Continuare Grant 12/05.06.2001 (v. poz. 6) - 30 mil. lei**

**9. VINȚAN L. (director grant) – Îmbunătățiri ale paradigmei arhitecturilor superscalare prin reutilizarea și predictia valorilor instructiunilor**, Grant CNCSIS cod 71/2004 – 2006 (3 ani) – **140 mil. lei + 120 mil. lei + 100 mil. lei = 360 mil. lei**

**10. VINȚAN L. (director grant) – Microarhitectura superscalara avansata cu procesari paralele și predictiv - speculative**, Grant CNCSIS tip A, cod 39, 2007/2008 (2 ani), **174.472 RON** (propunerea a fost clasată pe locul 4/740 în domeniul “științe inginerești”, fiind **clasată prima în sub-domeniul “Calculatoare și tehnologia informației”, cu 96.33/100 puncte**) – Raport final la <http://194.102.64.7/GranturiFinalizate/faces/Projects/ProjectsList.jsp>; [http://uefiscdi.gov.ro/userfiles/file/granturi/2007/proces%20de%20evaluare%20-%20tip%20A%202007/COMISIA\\_2\\_A\\_NOI\\_FINANTATE.htm](http://uefiscdi.gov.ro/userfiles/file/granturi/2007/proces%20de%20evaluare%20-%20tip%20A%202007/COMISIA_2_A_NOI_FINANTATE.htm)

**11. A. Gellert (director grant), Metode avansate de predicție integrate în arhitecturi cu procesări speculative**, Grant CNCSIS tip TD (tineri doctoranzi), cod 248, 2007/2008, **28.428 lei**. (În calitate de conducător de doctorat al directorului de proiect, prof. Vințan a participat la inițierea și elaborarea acestui grant, focalizat pe tema sa de doctorat, prin activități de consultanță și control științific etc.)

12. D. Morariu (director grant), L. VINȚAN (“conducător de stagiu postdoctorat”, “mentor”) - *Sistem de clasificare automată a datelor nestructurate folosind metaclasificatoare bazate pe metode de tip Support Vector Machine și Naive Bayes*, Grant CNCSIS tip PD nr. 27/04.08.2010, 08.2010 - 07.2012, buget **130.540 lei** (2010- 29.000 lei, 2011 – 63.040 lei, 2012 – 38.500 lei)

13. VINȚAN L. - Bursa individuală *European Commission TEMPUS IMG-95-RO-2011*, desfășurată la Universitatea Hertfordshire, Department of Computer Science, U.K. (England), în perioada martie-mai 1996 (3 luni), pe baza invitației acestei universități (laboratorul de arhitecturi de calcul avansate coordonat de [prof.dr. Gordon B. Steven](#))

14. VINȚAN L. (director general grant european) - în perioada 1998-2000 a fost **coordonator general al proiectului internațional EC TEMPUS JEP AC 13559/1998** (“Retraining Support for Small and Medium Enterprises”), în valoare de peste 200.000 ECU-Euro (cca. 70.000 Euro la ULB Sibiu), în colaborare cu universități din: București (“Politehnica”), Brașov (“Transilvania”), **Anglia** (De Montfort, Leicester), **Irlanda** (Galway), **Spania** (Autonoma Barcelona) și **Germania** (Karlsruhe).

A condus **6 teze de doctorat finalizate cu succes** (una în co-tutelă cu Universitatea din Augsburg, Germania – prof. dr. T. Ungerer, alta în colaborare cu Siemens AG CT IC Munchen – prof. dr. V. Tresp, prof. dr.h.c. H. Raffler – vicepreședinte Siemens).

### **Premii, distincții**

- A obținut titlul onorific de **Visiting Research Fellow de la University of Hertfordshire**, Marea Britanie (2002) „ca recunoaștere a activităților comune de cercetare științifică” (cf. Prof. J. M. Senior, PhD, Dean of the Faculty of Engineering and Information Sciences, UH).
- În anul 2005 i s-a acordat **Premiul “Tudor Tănăsescu” al Academiei Române**, pentru o monografie științifică publicată în anul 2003.
- În anul 2005 a fost ales membru corespondent, iar în anul 2012 **membru titular al Academiei de Științe Tehnice din România**.
- Din anul 2005 este **expert activ al Comisiei Europene** în domeniul sistemelor de calcul, fiind implicat în evaluarea și monitorizarea a zeci de proiecte europene de cercetare științifică.
- Din anul 2006 până în prezent (iulie 2016) este **membru în Comisia de “Calculatoare, tehnologia informației și ingineria sistemelor” din cadrul “Consiliului National de Atestare a Titlurilor, Diplomelor și Certificatelor Universitare” (CNATDCU)**.
- A obținut premiul **Best Paper Award** la Conferința *IEEE RoEduNet 2010*.
- De asemenea, i s-a acordat **diploma de excelență** “în semn de prețuire pentru contribuția adusă la dezvoltarea domeniului de Calculatoare și tehnologia informației”, de la **Universitatea “Politehnica” din București**, Facultatea de Automatică și Calculatoare, 2014.
- **Membru al juriului internațional, într-o companie de mare prestigiu (ex. [Prof. Yale Patt](#) - [Eckert Mauchly Award](#))**, la competiția **Branch Prediction Championship 2011** organizată de **compania INTEL**, în cadrul conferinței ISCA-2011 (cea mai prestigioasă conferință, la nivel mondial, în domeniul arhitecturilor de calcul)
- Din anul 2012 este membru al **European Network of Excellence on High Performance and Embedded Architecture and Compilation (HiPEAC)** – v. <https://www.hipeac.net/~lucian.vintan/>.

- A fost **membru al comitetelor științifice de program a peste 140 conferințe internaționale**, în această calitate realizând sute de recenzii.
- A primit câteva distincții și medalii, în semn de recunoaștere a activității sale profesionale, de la ULB Sibiu (ex. "**pentru competență academică deosebită și servicii excepționale aduse**" – Rector prof. D. Ciocoi-Pop, 1999).
- În 2014, Alianța Națională a Organizațiilor Studențești din România i-a acordat titlul de "Profesor Bologna".

În continuare, se prezintă câteva **aprecieri publice asupra activității sale profesionale, făcute de personalități științifice de certă recunoaștere internațională:**

- **Dr. Daniel Jimenez (Rutgers University, SUA, ACM Transactions on Computers, 2003):** "*Dynamic branch prediction with neural methods was first proposed by Vintan.*"
- **Prof. J. M. Senior, Dean of the Faculty of Engineering and Information Sciences, University of Hertfordshire, UK (April 2003):** "*I am pleased to confirm the title of Visiting Research Fellow. The title is intended to recognise your ongoing collaboration with our research activities*"
- **Amilcar Arfel Molina D'iaz (University Politecnica Catalunya, Barcelona, 2005):** "*La idea de este perceptron fue introducida originalmente por Vintan.*"
- **Dr. Alan Fern et al. (Purdue University, SUA, Journal of Systems Architecture, Elsevier, 2006):** "*[...] prior to our original Dynamic Decision Tree Predictor there was only one such proposal [Vintan].*"
- **Prof. dr. hab. Theo Ungerer (University of Augsburg, Germany, 2007):** "*Prof. Vintan is one of the rare European scientist working in the research field of prediction techniques in computer architecture [...] his neural branch predictor is well-known in the research community.*"
- **Prof. dr. Gordon B. Steven (University of Hertfordshire, Anglia, 2002):** "*I have always been extremely impressed by Prof. Vintan's novel research ideas and by the very large amount of research he manages to successfully undertake.*"
- **Autori (INTEL CO, SUA, HPCA 2004 Conference):** „*Perceptrons have been proposed earlier for branch prediction [Vintan] ...*”
- **Dr. Jan Petzold (University of Augsburg, Germany, PhD Thesis, 2005):** "*Prof. dr. Lucian Vintan danke ich fur die Zusammen arbeit und die vielen hilfreichen Diskussionen wahrend und nach seines Aufenthaltes in Augsburg.*"
- **Dr. Veerle Desmet (Gent University, Belgium, PhD Thesis, 2006):** "*Vintan first proposed dynamic branch prediction based on neural networks.*"
- **Dr. J. Singer et al. (Proceedings of The HiPEAC International Conference, 2007):** "*Vintan pioneers the idea of using perceptrons for branch prediction*"
- **Profesorii J. Silc, T. Ungerer, B. Robic (International Journal on High Performance Systems Architecture, vol. 1, no. 1, 2007):** "*The first dynamic neural branch predictors were proposed by Vintan.*"
- **Dr. Erich Bruns, Prof. Oliver Bimber (IEEE Pervasive Computing, pp. 74-81, April-June 2012):** "*Lucian Vintan and his colleagues introduced an approach for predicting person movement by applying neural networks.*"



Detalii asupra activității sale profesionale pot fi găsite la URL:  
<http://csac.ulbsibiu.ro/cv.php?q=4>, [http://www.astr.ro/membri/vintan-lucian 181](http://www.astr.ro/membri/vintan-lucian_181),  
<http://webspace.ulbsibiu.ro/lucian.vintan/html/>, <https://www.hipeac.net/~lucian.vintan/>.